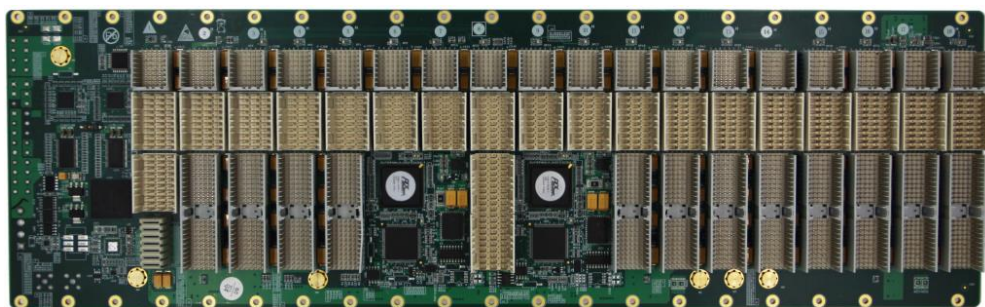




PXIe-4318C 机箱 PXIe-BACKPLANE-3318 背板

18 个 3U 功能卡槽位

用户手册



版本号： Q7-31-00

修订日期： 2020-01-05

国控精仪（北京）科技有限公司

2020 年 版权所有

本软件文档及相关套件均属国控精仪(北京)科技有限公司所有, 包含专利信息, 其知识产权受国家法律保护, 除非本公司书面授权许可, 其他公司、组织不得非法使用和拷贝。

为提高产品的性能、可靠性, 本文档中的信息如有完善或修改, 恕不另行通知, 客户可从公司网站下载或致电我们通过电子邮件索取, 制造商无需作成承诺和承担责任。客户使用产品和软件文档进行设备调试和生产时, 应进行可靠性、功能性等全面测试, 方可进行整体设备的运行或交付。

我们提供 7*24 电话技术支持服务, 及时解答客户问题。

如何从国控精仪获得技术服务

我们将为客户提供满意全面的技术服务。

请您通过以下信息联系我们。

国控精仪公司信息

网址: 英文 www.chnni.com 中文 www.chnni.cn
 销售服务: sales@chnni.com
 电话: 400 9936 400 或 010-62936646
 传真: 010-62938482
 地址: 北京市海淀区安宁庄东路 18 号 9 号楼

请将您下列的信息通过邮件或传真发送给我们

公司信息		
公司/组织		
地址		
E-mail 地址		
联系人		
电话		
传真		
产品信息		
产品型号		
工作环境	操作系统:	CPU:
	主板:	Bios:
	芯片组:	软件:
产品问题详细描述:		

目录

1	概述.....	- 1 -
1.1	产品特性.....	- 1 -
1.2	产品遵守规范.....	- 2 -
1.3	产品应用.....	- 3 -
1.4	机箱前视图.....	- 3 -
1.5	机箱后视图.....	- 4 -
1.6	18槽PXIe机箱尺寸标注图.....	- 5 -
1.7	18槽PXIe机箱拓扑图.....	- 6 -
2	设备安装及使用.....	- 6 -
2.1	产品放置和散热空间.....	- 6 -
2.2	机箱接地.....	- 7 -
2.3	控制器的插入.....	- 8 -
2.4	安装功能板卡.....	- 9 -
2.5	远程电源监控和设备启动.....	- 10 -
2.6	10MHz时钟输入和输出.....	- 11 -
3	背板管脚定义.....	- 12 -
3.1	系统槽位定义说明 (1号槽).....	- 12 -
3.2	PXI Express槽位定义说明 (6、7、9、10号槽位).....	- 13 -
3.3	混合槽位定义说明(2-5 11-18号槽位).....	- 14 -
3.4	系统时钟槽位定义说明 (8号槽).....	- 15 -
4	产品校准、保修.....	- 17 -

图目录

图 1-1 机箱前视图	- 3 -
图 1-2 机箱后视图	- 4 -
图 1-3 18 槽 PXIe 机箱尺寸标注图	- 6 -
图 1-4 18 槽 PXIe 背板拓扑图	- 6 -
图 2-1 机箱散热通道示意图	- 7 -
图 2-2 助拔器把手位置图	- 8 -
图 2-3 控制器插入机箱效果图	- 9 -
图 2-4 功能板卡插入示意图	- 10 -
图 2-5 远程电源监控接口图	- 11 -
图 3-1 背板系统槽位示意图	- 12 -
图 3-2 背板 PXIe 槽位示意图	- 13 -
图 3-3 背板混合槽位示意图	- 14 -
图 3-4 背板时钟槽位示意图	- 15 -

表目录

表 1-1 机箱前视图说明表	- 3 -
表 1-2 机箱后视图说明表	- 4 -
表 2-1 机箱电源电压参考值	- 11 -
表 3-1 系统槽位针脚定义	- 12 -
表 3-2 背板 PXIe 槽位针脚定义	- 13 -
表 3-3 背板混合槽位针脚定义	- 14 -
表 3-4 背板时钟槽位针脚定义	- 16 -

1 概述

国控精仪 PXIe-4318C 是一款 3U PXI 机箱，具有一系列技术领先的特点：1. 更为直接的冷却机械系统，减少后布局风机过长的风道，使散热高效、均匀；2. 背板采用宽温设计使其具备超高稳定性；3. 智能化机箱管理，机箱系统可以动态监控和控制风扇转速、系统电压监控和内部温度监控；4. 支持多机箱时钟级联操作。该系列产品高性能、高可靠性、高性价比，可广泛应用于军事、运输、测试 & 测量和交通控制等项目。

PXIe-4318C 兼容 PXI Express、规范，提供 1 个 16HP 宽度的系统槽和 17 个 4HP 宽度的外设槽来满足多种多样的测试和测量需求。它设计轻便坚固，灵活轻巧的机箱设计具有更好的便携性，支持宽温运行、更低的运行噪声和优越的散热性能以满足您的应用需求。

PXIe-4318C 带有一个工业级的 800W AC 电源，为整个系统提供充足可靠的电力。PXIe-4318C 后部设计有外部 10MHz 参考本地时钟输入和 10MHz 参考时钟输出接口、风扇工作模式选择、远程电源控制等接口。前面板设计有工作状态 LED 指示灯、防误触发开关。箱体设计了带导轨 PXIe 插槽，便于用户插入安装功能卡。富有创意和坚固的双侧板主框架设计、一体化前后面板设计，机箱可以水平放置、侧向放置、竖直放置。

机箱产品在设计和调试过程中，广泛参考并测试了与业界领导厂商主控制器的兼容性，完全支持、兼容 PXIe 主流控制器，客户可选择我公司的多款控制器以外的其他品牌控制器。

1.1 产品特性

PXIe-4318C 高性能 3U PXIe 18 槽位机箱。

- ◆ 4U 机箱高度、可插入 3U 高度板卡、18 槽位设计；
- ◆ 支持 PCIe x1、PCIe x4 功能卡；
- ◆ 背板可支持至 GEN2 模式；
- ◆ 控制器槽位占用 16HP 相当于 4 块标准功能卡宽度；

- ◆ 一个主控板槽位，支持 4 组 PCIe x4；
- ◆ 系统槽位最大提供 8GB/s 带宽；
- ◆ 2、14 号槽位最大提供 2GB/s 带宽；
- ◆ 3-13、15-18 号槽位最大提供 500MB/s 带宽；
- ◆ 14 槽位为时钟槽位，也可以使用标准 PXIe 功能卡；
- ◆ 支持 PXI 混合槽位板卡，共 12 个混合槽位；
- ◆ 支持外部时钟、本地背板时钟、专用时钟卡时钟；
- ◆ 通用交流输入 AC220V，机箱带有滤波器和保险管；
- ◆ 工业级 800W AC 电源；
- ◆ 支持远程机箱电源控制；
- ◆ 机箱带有温度测量功能，可通过机箱温度自动调整风扇转速；
- ◆ 前面板带有电源状态和风扇状态指示灯；
- ◆ 支持 10MHz 参考时钟输入和机箱 10MHz 参考时钟输出；
- ◆ 通过背板触发管脚可以调整 PXI 模块的触发路径；
- ◆ 带有机箱提手，可水平、侧向、竖直三种放置方向；
- ◆ 水平放置时可使用机箱的倾斜垫脚；
- ◆ 通过机箱配件，可实现上架安装；
- ◆ 机箱尺寸：宽 453.80mm*高 176.6mm*深 354.5mm；
- ◆ 机箱重量：8.6KG

1.2 产品遵守规范

- ◆ CompactPCI Specification PICMG 2.0 R 3.0
- ◆ PXI Hardware Specification, Revision 2.1
- ◆ PXI Software Specification, Revision 2.1
- ◆ IEEE 1101.1-1991, IEEE Standard for Mechanical Core Specifications for Microcomputers Using IEC 603-2 Connectors
- ◆ IEEE 1101.10, IEEE Standard for Additional Mechanical Specifications for Microcomputers Using IEEE 1101.1 Equipment Practice

1.3 产品应用

- ◆ 军事、航天
- ◆ 运输测量
- ◆ 测试&测量
- ◆ 实验室测量
- ◆ 医疗设备
- ◆ 交通控制

1.4 机箱前视图

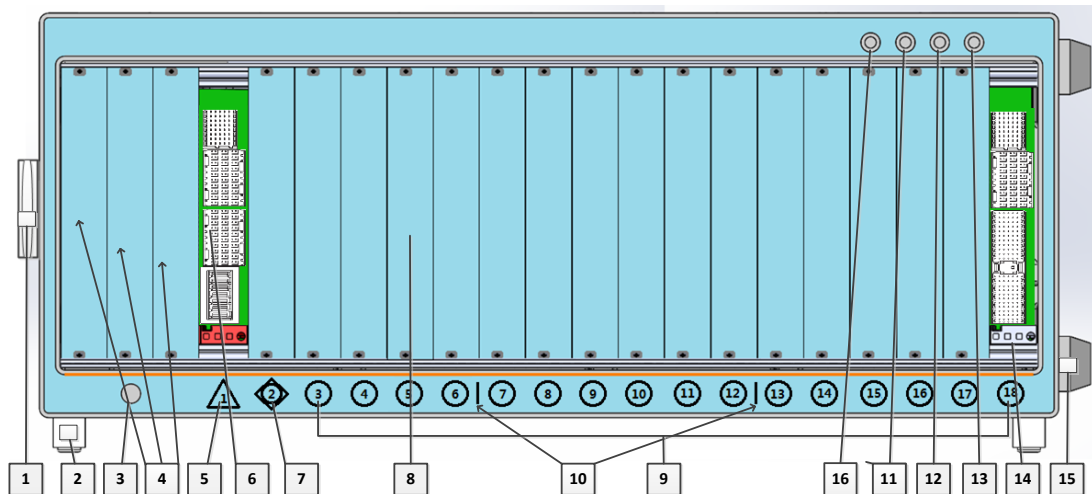


图 1-1 机箱前视图

序号	功能描述	序号	功能描述
1	机箱提手	9	通用功能卡槽位
2	底部垫脚	10	PXIe 总线分段标识符
3	启动开关	11	3.3V 电源指示灯
4	PXIe 控制器扩展位置	12	5V 电源指示灯
5	PXIe 控制器插槽	13	12V 电源指示灯
6	背板连接器, 1-18 槽位	14	板卡导轨
7	触发卡槽位 / 通用功能卡槽位	15	机箱侧面垫脚
8	通用卡槽位盲挡板	16	风扇状态指示灯

表 1-1 机箱前视图说明表

1.5 机箱后视图

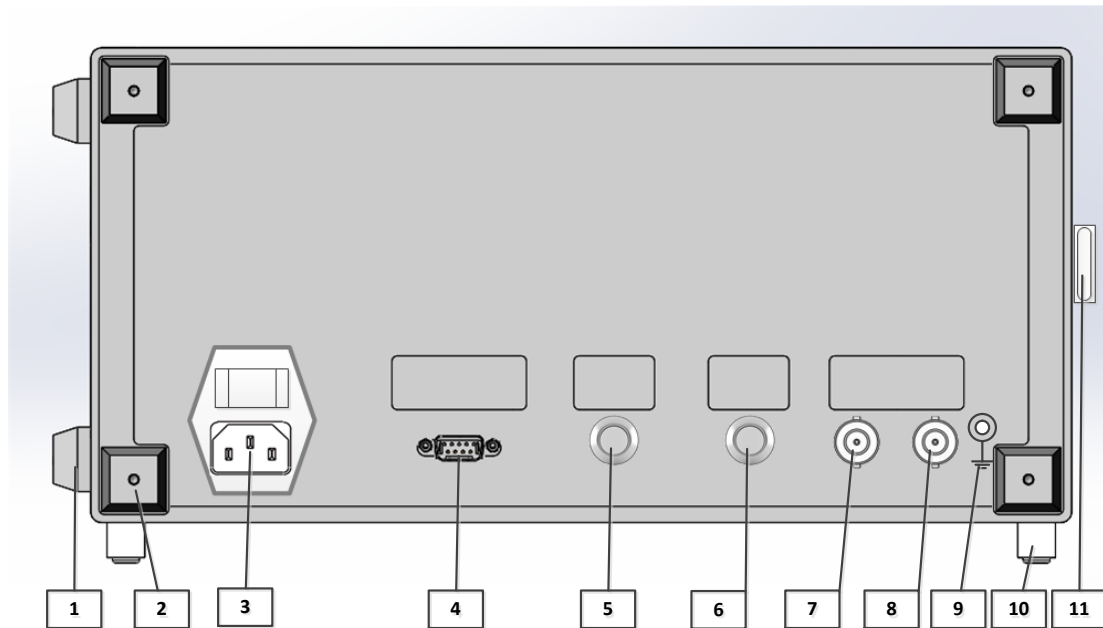
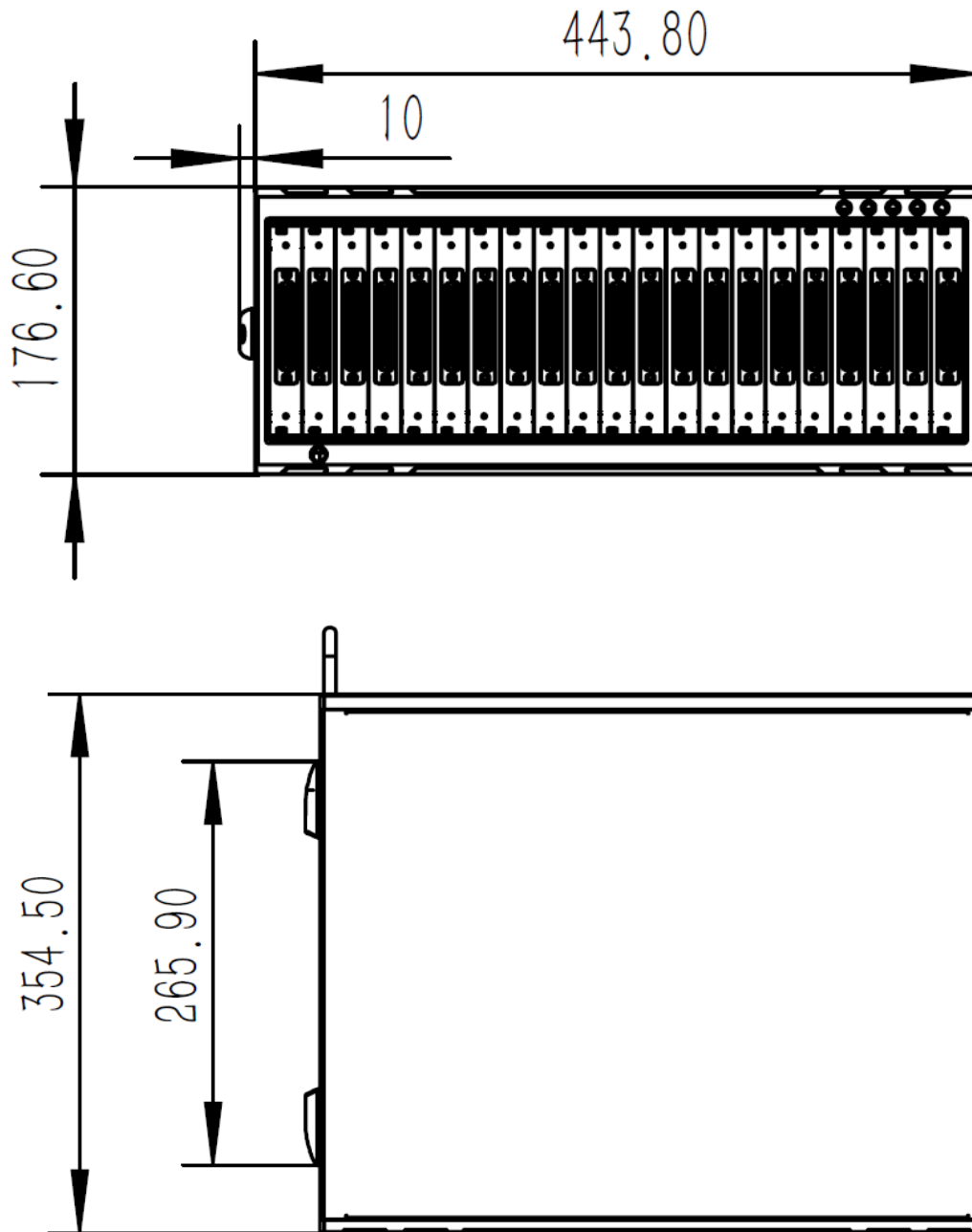


图 1-2 机箱后视图

序号	功能描述	序号	功能描述
1	机箱侧面垫脚	7	10MHz 时钟输出 BNC
2	机箱后部垫脚	8	10MHz 时钟输入 BNC
3	220VAC 电源插座	9	机箱接地螺栓
4	远程控制和电源监视连接器	10	机箱底部垫脚
5	前面板启动或远程启动控制按钮	11	机箱提手
6	风扇速度选择 智能/全速		

表 1-2 机箱后视图说明表

1.618 槽 PXIe 机箱尺寸标注图



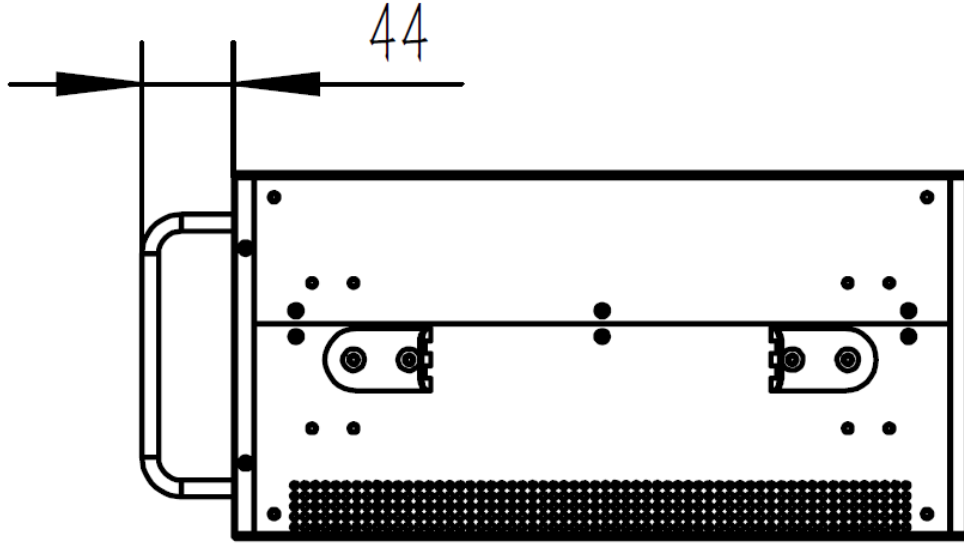


图 1-3 18 槽 PXIe 机箱尺寸标注图

1.718 槽 PXIe 机箱拓扑图

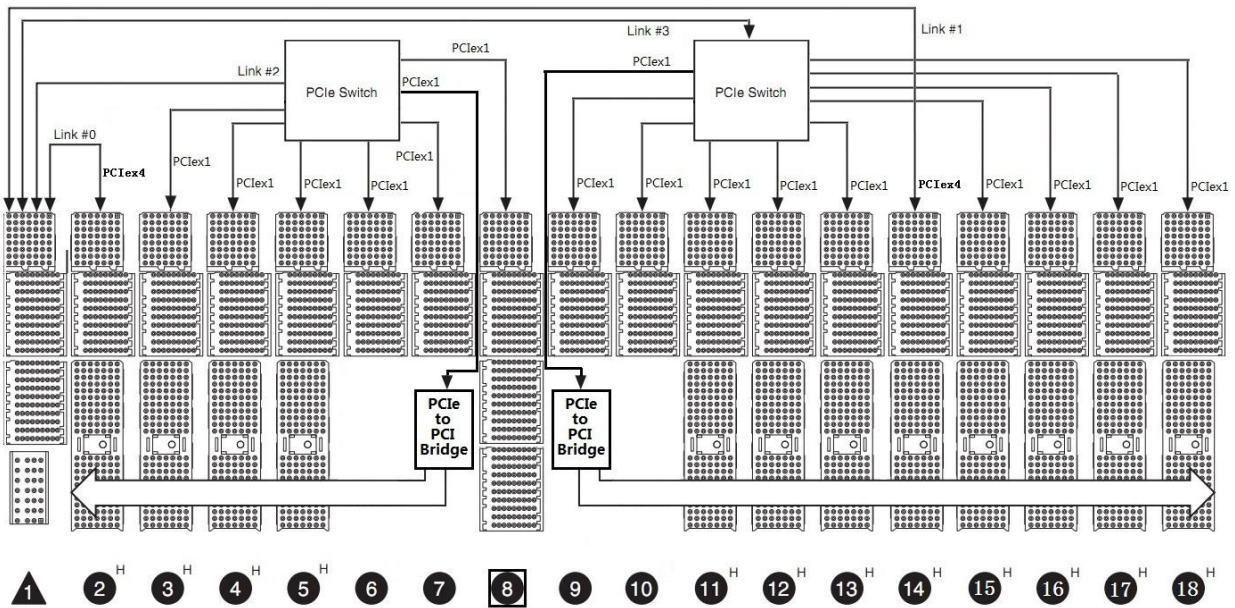


图 1-4 18 槽 PXIe 背板拓扑图

2 设备安装及使用

2.1 产品放置和散热空间

空气通过机箱底部的带有过滤器的风扇入口，直接将风吹向机箱内的各个刀片模块，热

风由机箱顶部和顶部两侧的出风口散出。如下图所示：

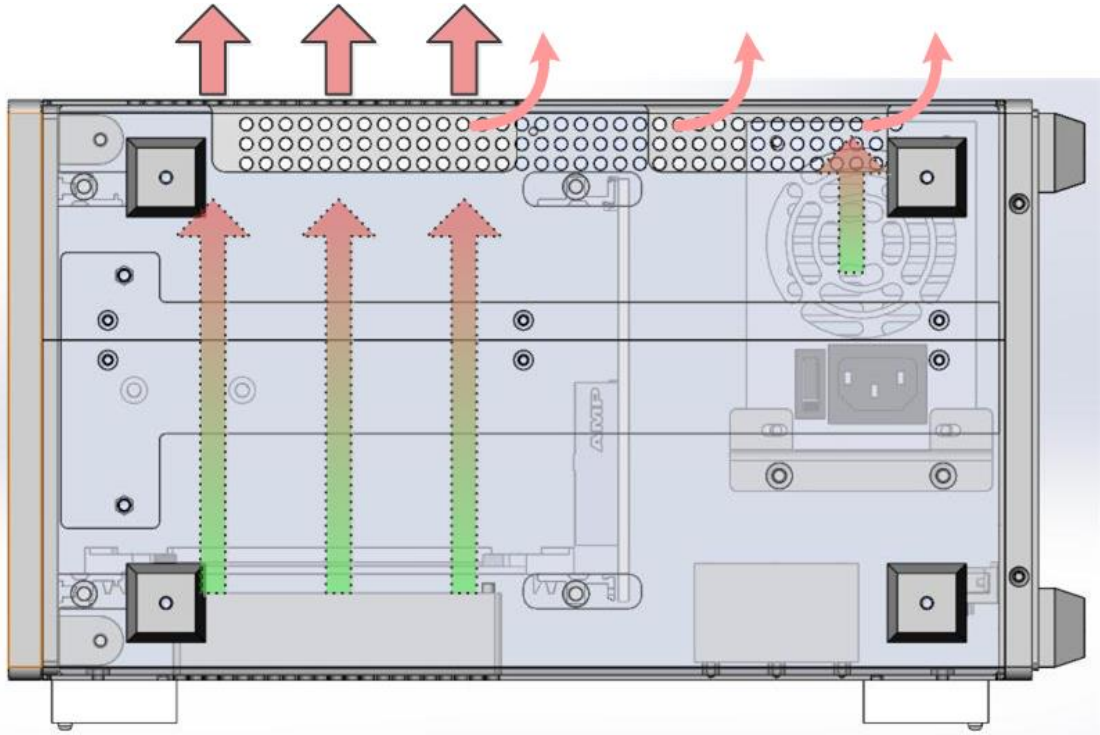


图 2-1 机箱散热通道示意图

散热综合效果有所提升，当使用较长时间后，可使用大功率吹风设备反向清理进风口即可，免去更换海绵的麻烦，减少海

- ◆ 机箱放置在桌面上时，可以选择三种方式方式，水平、侧向、竖直，请确保机箱进风口和出风口 5-10CM 范围内没有遮挡物，这样可以提供给机箱良好的通风散热环境；
- ◆ 机箱上机柜的安装方式，要考虑底部托盘的预留散热孔，考虑机箱底部和机箱顶部至少 5cm 的空间；
- ◆ 如果机箱内插入多块大功率功能卡，请考虑机箱的外部辅助散热，比如增加额外的底部散热板或联系厂家更换大功率风扇（噪音会有所提高）。
- ◆ 机箱可以通过后部的按钮选择机箱风扇的工作模式，自动风速/最大风速，当选择自动风速时，机箱自带的温度测试模块会根据机箱温度调整风扇风速。
- ◆ 机箱进风口采用 PVC 风扇防尘网，比常规海绵防尘方式绵的使用更为环保。

2.2 机箱接地

如果电源插座没有适当的接地连接，必须将现场的安全地线与机箱后部的接地螺柱连接在一起。可参考图 1-2，机箱后视图。

步骤如下：

1. 用一根 16A 黄色条纹导线（1.3 毫米）焊接一个接地铜片，和机箱的接地柱连接。
2. 将导线的另一端连接到现场永久接地点。

2.3 控制器的插入

本节介绍控制器的安装方法，参考以下步骤：

- ◆ 根据控制器面板的宽度，拆卸机箱控制器槽位左侧扩展位置的盲面板；
- ◆ 确认机箱电源处于关闭状态；
- ◆ 将控制器助拔器的把手调整到最下端，（注意：有的助拔器有红色锁死按钮，将按钮按下即可调整助拔器把手角度）参考下图：

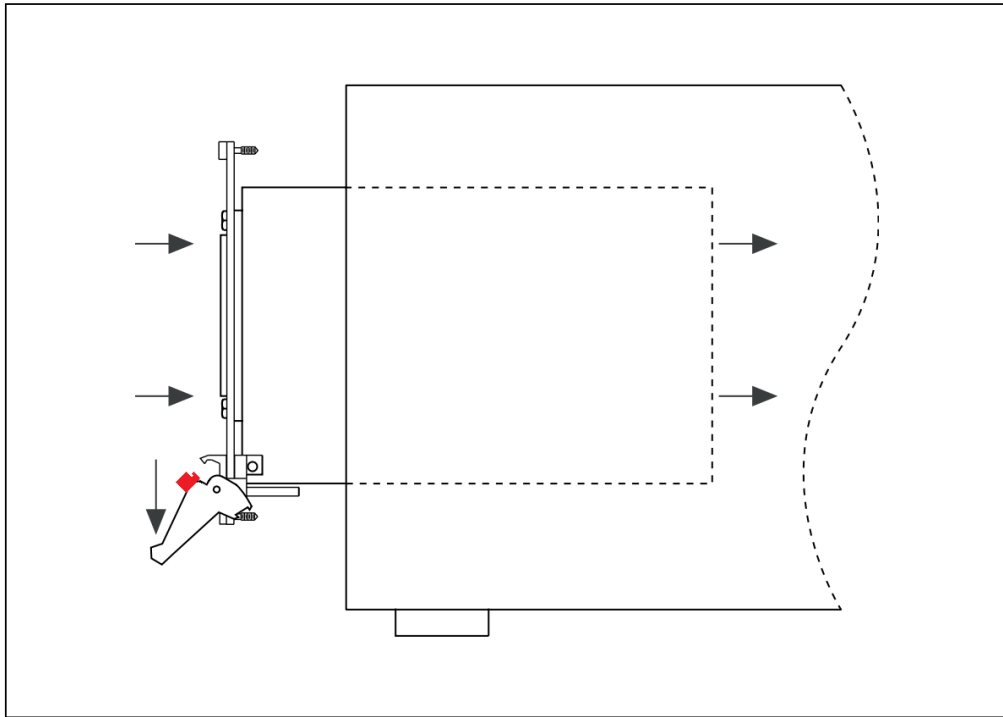


图 2-2 助拔器把手位置图

- ◆ 选择机箱标注 1 号槽位，这个槽位是红颜色导轨，将控制器沿上下两个导轨推入机箱，当控制器达到机箱背板时，会感觉到阻力，这时助拔器的下部的挂钩会搭在机箱下部横梁的方孔上，向上扳动助拔器把手，板卡会沿导轨继续插入机箱，助拔器卡卡勾和控制器面板锁住时，控制器就插入完毕了；如下图

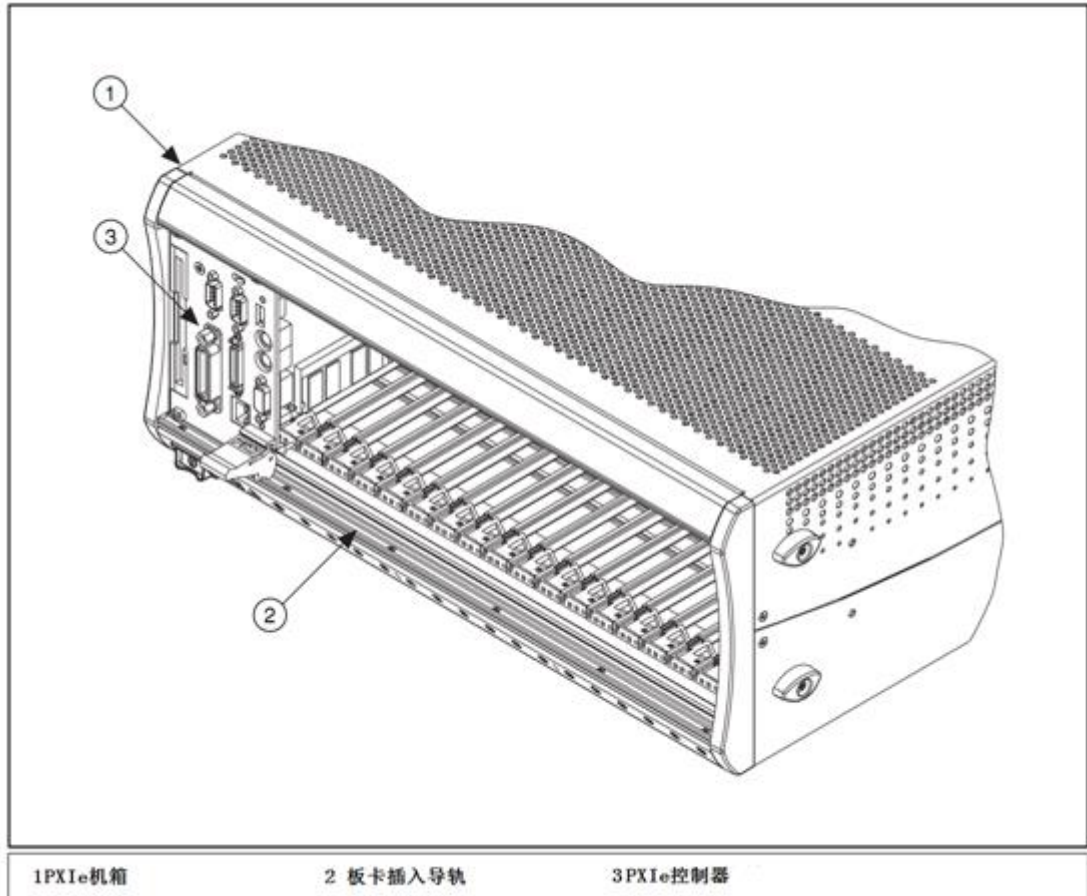


图 2-3 控制器插入机箱效果图

- ◆ 拔出控制时，向下按助拔器把手（注意：有的助拔器有红色锁死按钮，将按钮按下后才可以向下按助拔器把手），可以将控制器从机箱中拔出；
- ◆ 控制器面板四角的螺钉，用于控制器和机箱的紧固；

2.4 安装功能板卡

本节介绍功能板卡的安装方法，参考以下步骤：

- ◆ 首先将功能板卡放入机箱的槽位导轨处，确认板卡上下边缘和导轨槽位对齐如下图 2-4 所示，将板卡推入机箱底部；
- ◆ 当板卡达到机箱背板时，可以感觉到阻力，这时助拔器的下部的挂钩会搭在机箱下部横梁的方孔上，向上扳动助拔器把手，板卡会沿导轨继续插入机箱，助拔器卡卡勾和板卡面板锁住时，板卡就插入对应槽位；

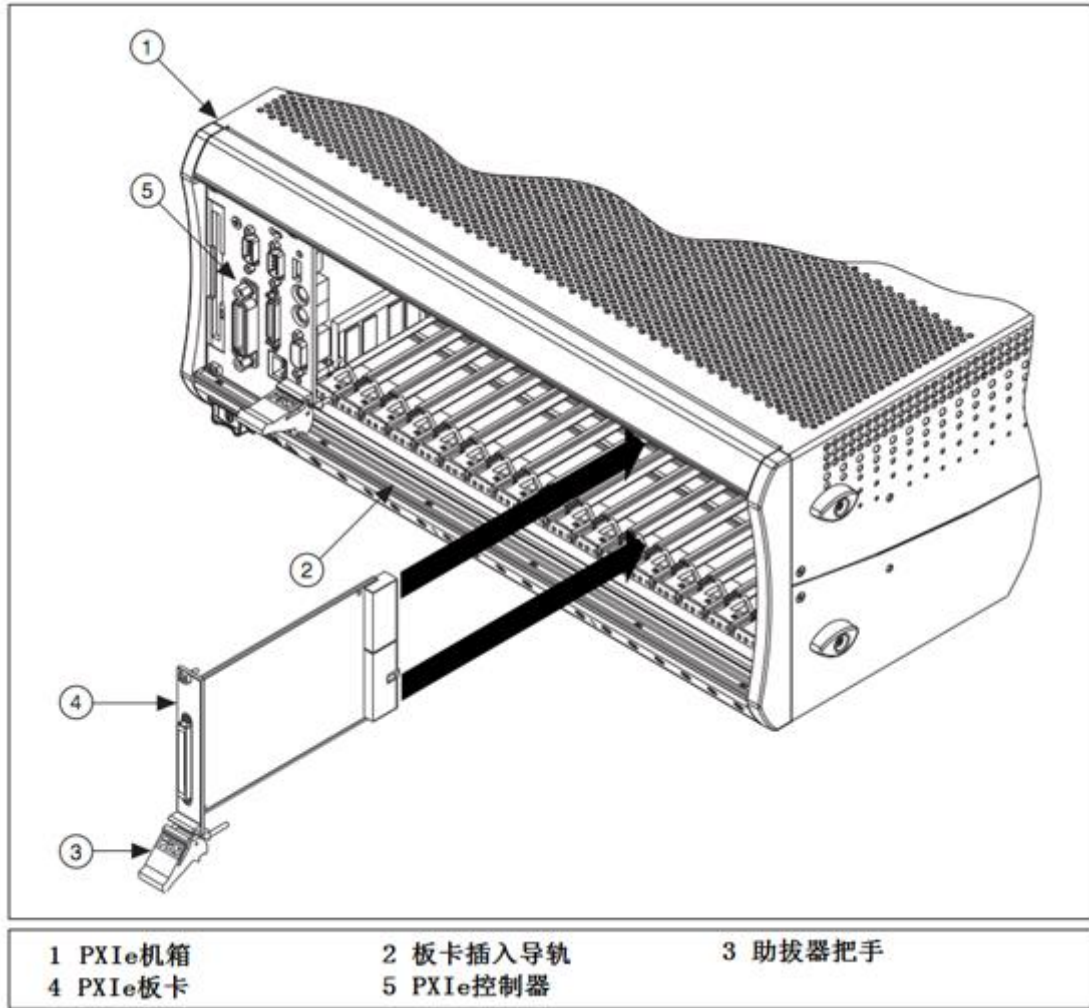


图 2-4 功能板卡插入示意图

2.5 远程电源监控和设备启动

该机箱支持设备电的远程监测和电源控制，通过机箱后部的 DB9 连接器引出，如下图：

D-sub Pin	Signal
1	Logic Ground
2	+5 VDC
3	Reserved
4	+3.3 VDC
5	Inhibit (Active Low)
6	+12 VDC
7	Reserved
8	-12 VDC
9	Logic Ground

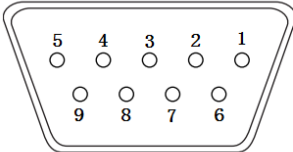


图 2-5 远程电源监控接口图

通过 Inhibit 管脚的电平，可以控制计算机供电，Inhibit 管脚低电平时（将管脚 5 和管脚 1 或 9 短接），计算机电源保持关闭状态；当断开这种连接时，计算机启动。

通过 DB9 连接线缆，我们可以远程通过万用表测量计算机的各个电压，以此来确定计算机的供电是否正常，电压参考值如下图：

Pin	Supply	Acceptable Voltage Range
2	+5 V	4.75 to 5.25 V
4	+3.3 V	3.135 to 3.465 V
6	+12 V	11.4 to 12.6 V
8	-12 V	-12.6 to -11.4 V
1, 9	Logic Ground	0 V

表 2-1 机箱电源电压参考值

2.6 10MHz 时钟输入和输出

机箱后部有两个 BNC 连接器，分别为 10MHz 的输入和输出管脚，如图 1-2 所示，用户可将一台机箱的时钟输出连接到另外一台机箱的时钟输入，实现机箱级联。

◆ 10MHz 时钟输入

用户可以使用机箱后部时钟输入作为背板的 10MHz 的时钟源，选择方法为在背板正面的 S1 拨码开关，参见章节 1.9 和图 1.6；外部时钟进入背板后，通过时钟芯片对波形进行处理后输出到各个物理槽位，时钟相位差控制在 250Ps；时钟信号输入的阻抗控制在 $50\Omega \pm 5\Omega$ ；10MHz 的输入时钟幅值要求为 3V_{pp} 到 5V_{pp}；输入时钟波形要求为 10MHz 的方波或正弦波；

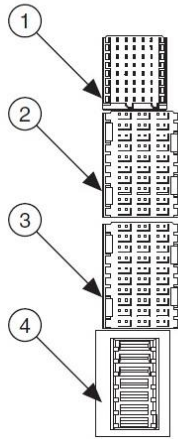
◆ 10MHz 时钟输出

机箱后部时钟输出，对外提供了一个 10MHz 的时钟信号，客户可以使用这个信号来同步多个 PXIe 机箱；输出 BNC 的输出阻抗为 $50\Omega \pm 5\Omega$ ；10MHz 的输出时钟信号幅值为 5V_{pp}；输出时钟信号波形为 10MHz 正弦波；

3 背板管脚定义

3.1 系统槽位定义说明 (1号槽)

PXI Express System Controller Slot Layout



- | | | | |
|---|---------------|---|---------------|
| 1 | XP4 Connector | 3 | XP2 Connector |
| 2 | XP3 Connector | 4 | XP1 Connector |

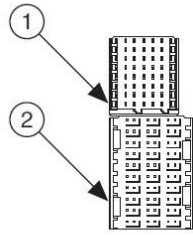
图 3-1 背板系统槽位示意图

Pin	Z	A	B	C	D	E	F			
1	GND	GA4	GA3	GA2	GA1	GA0	GND	XP4 / XJ4 Connector		
2	GND	5Vaux	GND	SYSEN#	WAKE#	ALERT#	GND			
3	GND	RSV	RSV	RSV	RSV	RSV	GND			
4	GND	RSV	RSV	RSV	RSV	RSV	GND			
5	GND	PXI TRIG3	PXI TRIG4	PXI TRIG5	GND	PXI TRIG6	GND			
6	GND	PXI TRIG2	GND	RSV	PXI STAR	PXI CLK10	GND			
7	GND	PXI TRIG1	PXI TRIG0	RSV	GND	PXI TRIG7	GND			
8	GND	RSV	GND	RSV	RSV	PXI LBR6	GND			
Pin	A	B	ab	C	D	cd	E	F	ef	XP3 / XJ3 Connector
1	RSV	RSV	GND	RSV	RSV	GND	RSV	RSV	GND	
2	RSV	RSV	GND	PWR OK	PS ON#	GND	LINKCAP	PWRBTN#	GND	
3	SMBDAT	SMBCLK	GND	4RefClk+	4RefClk-	GND	2RefClk+	2RefClk-	GND	
4	RSV	PERST#	GND	3RefClk+	3RefClk-	GND	1RefClk+	1RefClk-	GND	
5	1PETp0	1PETn0	GND	1PERp0	1PERn0	GND	1PETp1	1PETn1	GND	
6	1PETp2	1PETn2	GND	1PERp2	1PERn2	GND	1PERp1	1PERn1	GND	
7	1PETp3	1PETn3	GND	1PERp3	1PERn3	GND	2PETp0	2PETn0	GND	
8	2PETp1	2PETn1	GND	2PERp1	2PERn1	GND	2PERp0	2PERn0	GND	
9	2PETp2	2PETn2	GND	2PERp2	2PERn2	GND	2PETp3	2PETn3	GND	
10	3PETp0	3PETn0	GND	3PERp0	3PERn0	GND	2PERp3	2PERn3	GND	
Pin	A	B	ab	C	D	cd	E	F	ef	XP2 / XJ2 Connector
1	3PETp1	3PETn1	GND	3PERp1	3PERn1	GND	3PETp2	3PETn2	GND	
2	3PETp3	3PETn3	GND	3PERp3	3PERn3	GND	3PERp2	3PERn2	GND	
3	4PETp0	4PETn0	GND	4PERp0	4PERn0	GND	4PETp1	4PETn1	GND	
4	4PETp2	4PETn2	GND	4PERp2	4PERn2	GND	4PERp1	4PERn1	GND	
5	4PETp3	4PETn3	GND	4PERp3	4PERn3	GND	RSV	RSV	GND	
6	RSV	RSV	GND	RSV	RSV	GND	RSV	RSV	GND	
7	RSV	RSV	GND	RSV	RSV	GND	RSV	RSV	GND	
8	RSV	RSV	GND	RSV	RSV	GND	RSV	RSV	GND	
9	RSV	RSV	GND	RSV	RSV	GND	RSV	RSV	GND	
10	RSV	RSV	GND	RSV	RSV	GND	RSV	RSV	GND	
Pin										
G	GND									
F	12V									
E	12V									
D	GND									
C	5V									
B	3.3V									
A	GND									
XP1 / XJ1 Connector										

表 3-1 系统槽位针脚定义

3.2 PXI Express 槽位定义说明 (6、7、9、10号槽位)

PXI Express Slot Layout



1 XP4 Connector

2 XP3 Connector

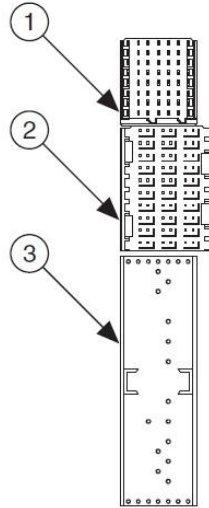
图 3-2 背板 PXIe 槽位示意图

Pin	Z	A	B	C	D	E	F			
1	GND	GA4	GA3	GA2	GA1	GA0	GND	XP4 / XJ4 Connector		
2	GND	5Vaux	GND	SYSEN#	WAKE#	ALERT#	GND			
3	GND	12V	12V	GND	GND	GND	GND			
4	GND	GND	GND	3.3V	3.3V	3.3V	GND			
5	GND	PXI TRIG3	PXI TRIG4	PXI TRIG5	GND	PXI TRIG6	GND			
6	GND	PXI TRIG2	GND	ATNLED	PXI STAR	PXI CLK10	GND			
7	GND	PXI TRIG1	PXI TRIG0	ATNSW#	GND	PXI TRIG7	GND			
8	GND	RSV	GND	RSV	PXI LBL6	PXI LBR6	GND			
Pin	A	B	ab	C	D	cd	E	F	ef	XP3 / XJ3 Connector
1	PXIe CLK100+	PXIe CLK100-	GND	PXIe SYNC100+	PXIe SYNC100-	GND	PXIe DSTARC+	PXIe DSTARC-	GND	
2	PRSN#	PWREN#	GND	PXIe DSTARB+	PXIe DSTARB-	GND	PXIe DSTARA+	PXIe DSTARA-	GND	
3	SMBDAT	SMBCLK	GND	RSV	RSV	GND	RSV	RSV	GND	
4	MPWRGD	PERST#	GND	RSV	RSV	GND	1RefClk+	1RefClk-	GND	
5	1PETp0	1PETn0	GND	1PERp0	1PERn0	GND	1PETp1	1PETn1	GND	
6	1PETp2	1PETn2	GND	1PERp2	1PERn2	GND	1PERp1	1PERn1	GND	
7	1PETp3	1PETn3	GND	1PERp3	1PERn3	GND	1PETp4	1PETn4	GND	
8	1PETp5	1PETn5	GND	1PERp5	1PERn5	GND	1PERp4	1PERn4	GND	
9	1PETp6	1PETn6	GND	1PERp6	1PERn6	GND	1PETp7	1PETn7	GND	
10	RSV	RSV	GND	RSV	RSV	GND	1PERp7	1PERn7	GND	

表 3-2 背板 PXIe 槽位引脚定义

3.3 混合槽位定义说明(2-5 11-18 号槽位)

PXI Express System Hybrid Slot Layout



1 XP4 Connector 2 XP3 Connector 3 P1 Connector

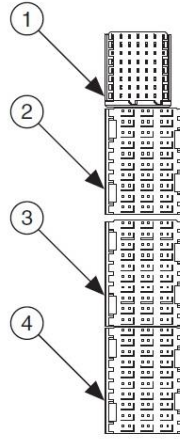
图 3-3 背板混合槽位示意图

Pin	Z	A	B	C	D	E	F			
1	GND	GA4	GA3	GA2	GA1	GA0	GND	XP4 / XJ4 Connector		
2	GND	5Vaux	GND	SYSEN#	WAKE#	ALERT#	GND			
3	GND	12V	12V	GND	GND	GND	GND			
4	GND	GND	GND	3.3V	3.3V	3.3V	GND			
5	GND	PXI TRIG3	PXI TRIG4	PXI TRIG5	GND	PXI TRIG6	GND			
6	GND	PXI TRIG2	GND	ATNLED	PXI STAR	PXI CLK10	GND			
7	GND	PXI TRIG1	PXI TRIG0	ATNSW#	GND	PXI TRIG7	GND			
8	GND	RSV	GND	RSV	PXI LBL6	PXI LBR6	GND			
Pin	A	B	ab	C	D	cd	E	F	ef	
1	PXIe CLK100+	PXIe CLK100-	GND	PXIe SYNC100+	PXIe SYNC100-	GND	PXIe DSTARC+	PXIe DSTARC-	GND	XP3 / XJ3 Connector
2	PRSN#	PWREN#	GND	PXIe DSTARB+	PXIe DSTARB-	GND	PXIe DSTARA+	PXIe DSTARA-	GND	
3	SMBDAT	SMBCLK	GND	RSV	RSV	GND	RSV	RSV	GND	
4	MPWRGD	PERST#	GND	RSV	RSV	GND	1RefClk+	1RefClk-	GND	
5	1PETp0	1PETn0	GND	1PERp0	1PERn0	GND	1PETp1	1PETn1	GND	
6	1PETp2	1PETn2	GND	1PERp2	1PERn2	GND	1PERp1	1PERn1	GND	
7	1PETp3	1PETn3	GND	1PERp3	1PERn3	GND	1PETp4	1PETn4	GND	
8	1PETp5	1PETn5	GND	1PERp5	1PERn5	GND	1PERp4	1PERn4	GND	
9	1PETp6	1PETn6	GND	1PERp6	1PERn6	GND	1PETp7	1PETn7	GND	
10	RSV	RSV	GND	RSV	RSV	GND	1PERp7	1PERn7	GND	
Pin	Z	A	B	C	D	E	F			
25	GND	5V	REQ64#	ENUM#	3.3V	5V	GND	P1 / J1 Connector		
24	GND	AD[1]	5V	V(VO)	AD[0]	ACK64#	GND			
23	GND	3.3V	AD[4]	AD[3]	5V	AD[2]	GND			
22	GND	AD[7]	GND	3.3V	AD[6]	AD[5]	GND			
21	GND	3.3V	AD[9]	AD[8]	M66EN	C/BE[0]#	GND			
20	GND	AD[12]	GND	V(VO)	AD[11]	AD[10]	GND			
19	GND	3.3V	AD[15]	AD[14]	GND	AD[13]	GND			
18	GND	SERR#	GND	3.3V	PAR	C/BE[1]#	GND			
17	GND	3.3V	IFMB_SCL	IFMB_SDA	GND	PERR#	GND			
16	GND	DEVSEL#	GND	V(VO)	STOP#	LOCK#	GND			
15	GND	3.3V	FRAME#	RDY#	BD_SEL#	TRDY#	GND			
12-14			Key Area							
11	GND	AD[18]	AD[17]	AD[16]	GND	C/BE[2]#	GND			
10	GND	AD[21]	GND	3.3V	AD[20]	AD[19]	GND			
9	GND	C/BE[3]#	IDSEL	AD[23]	GND	AD[22]	GND			
8	GND	AD[26]	GND	V(VO)	AD[25]	AD[24]	GND			
7	GND	AD[30]	AD[29]	AD[28]	GND	AD[27]	GND			
6	GND	REQ#	GND	3.3V	CLK	AD[31]	GND			
5	GND	BRSVP1A5	BRSVP1B5	RST#	GND	GNT#	GND			
4	GND	IFMB_PWR	HEALTHY#	V(VO)	INTP	INTS	GND			
3	GND	INT#	INTB#	INTC#	5V	INTD#	GND			
2	GND	TCK	5V	TMS	TDO	TDI	GND			
1	GND	5V	-12V	TRST#	+12V	5V	GND			

表 3-3 背板混合槽位针脚定义

3.4 系统时钟槽位定义说明（8 号槽）

PXI Express System Timing Slot Layout



- | | | | |
|---|---------------|---|---------------|
| 1 | XP4 Connector | 3 | TP2 Connector |
| 2 | XP3 Connector | 4 | TP1 Connector |

图 3-4 背板时钟槽位示意图

Pin	Z	A	B	C	D	E	F			
1	GND	GA4	GA3	GA2	GA1	GA0	GND	XP4/XJ4 Connector		
2	GND	5Vaux	GND	SYSEN#	WAKE#	ALERT#	GND			
3	GND	12V	12V	GND	GND	GND	GND			
4	GND	GND	GND	3.3V	3.3V	3.3V	GND			
5	GND	PXI_TRIG3	PXI_TRIG4	PXI_TRIG5	GND	PXI_TRIG6	GND			
6	GND	PXI_TRIG2	GND	ATNLED	PXI_CLK10_IN	PXI_CLK10	GND			
7	GND	PXI_TRIG1	PXI_TRIG0	ATNSW#	GND	PXI_TRIG7	GND			
8	GND	PXle_SYNC_CTRL	GND	RSV	PXI_LBL6	PXI_LBR6	GND			
Pin	A	B	ab	C	D	cd	E	F	ef	
1	PXle_CLK100+	PXle_CLK100-	GND	PXle_SYNC100+	PXle_SYNC100-	GND	PXle_DSTARC+	PXle_DSTARC-	GND	XP3/XJ3 Connector
2	PRSN#	PWREN#	GND	PXle_DSTARB+	PXle_DSTARB-	GND	PXle_DSTARA+	PXle_DSTARA-	GND	
3	SMBDAT	SMBCLK	GND	RSV	RSV	GND	RSV	RSV	GND	
4	MPWRGD	PERST#	GND	RSV	RSV	GND	1RefClk+	1RefClk-	GND	
5	1PETp0	1PETn0	GND	1PERp0	1PERn0	GND	1PETp1	1PETn1	GND	
6	1PETp2	1PETn2	GND	1PERp2	1PERn2	GND	1PERp1	1PERn1	GND	
7	1PETp3	1PETn3	GND	1PERp3	1PERn3	GND	1PETp4	1PETn4	GND	
8	1PETp5	1PETn5	GND	1PERp5	1PERn5	GND	1PERp4	1PERn4	GND	
9	1PETp6	1PETn6	GND	1PERp6	1PERn6	GND	1PETp7	1PETn7	GND	
10	RSV	RSV	GND	RSV	RSV	GND	1PERp7	1PERn7	GND	
Pin	A	B	ab	C	D	cd	E	F	ef	
1	PXle_DSTARC0+	PXle_DSTARC0-	GND	PXle_DSTARC8+	PXle_DSTARC8-	GND	PXle_DSTARB8+	PXle_DSTARB8-	GND	TP2/TJ2 Connector
2	PXle_DSTARA0+	PXle_DSTARA0-	GND	PXle_DSTARC9+	PXle_DSTARC9-	GND	PXle_DSTARA8+	PXle_DSTARA8-	GND	
3	PXle_DSTARB0+	PXle_DSTARB0-	GND	PXle_DSTARC1+	PXle_DSTARC1-	GND	PXle_DSTARA9+	PXle_DSTARA9-	GND	
4	PXle_DSTARB1+	PXle_DSTARB1-	GND	PXI_STAR0	PXI_STAR1	GND	PXle_DSTARB9+	PXle_DSTARB9-	GND	
5	PXle_DSTARA1+	PXle_DSTARA1-	GND	PXI_STAR2	PXI_STAR3	GND	PXle_DSTARC10+	PXle_DSTARC10-	GND	
6	PXle_DSTARC2+	PXle_DSTARC2-	GND	PXI_STAR4	PXI_STAR5	GND	PXle_DSTARA10+	PXle_DSTARA10-	GND	
7	PXle_DSTARB2+	PXle_DSTARB2-	GND	PXI_STAR6	PXI_STAR7	GND	PXle_DSTARB10+	PXle_DSTARB10-	GND	
8	PXle_DSTARA2+	PXle_DSTARA2-	GND	PXI_STAR8	PXI_STAR9	GND	PXle_DSTARC11+	PXle_DSTARC11-	GND	
9	PXle_DSTARC3+	PXle_DSTARC3-	GND	PXI_STAR10	PXI_STAR11	GND	PXle_DSTARA11+	PXle_DSTARA11-	GND	
10	PXle_DSTARB3+	PXle_DSTARB3-	GND	PXle_DSTARC16+	PXle_DSTARC16-	GND	PXle_DSTARB11+	PXle_DSTARB11-	GND	
Pin	A	B	ab	C	D	cd	E	F	ef	
1	PXle_DSTARA3+	PXle_DSTARA3-	GND	PXle_DSTARC7+	PXle_DSTARC7-	GND	PXle_DSTARC12+	PXle_DSTARC12-	GND	TP1/TJ1 Connector
2	PXle_DSTARC4+	PXle_DSTARC4-	GND	PXI_STAR12	PXI_STAR13	GND	PXle_DSTARA12+	PXle_DSTARA12-	GND	
3	PXle_DSTARB4+	PXle_DSTARB4-	GND	PXle_DSTARA16+	PXle_DSTARA16-	GND	PXle_DSTARB12+	PXle_DSTARB12-	GND	
4	PXle_DSTARA4+	PXle_DSTARA4-	GND	PXle_DSTARB7+	PXle_DSTARB7-	GND	PXle_DSTARC13+	PXle_DSTARC13-	GND	
5	PXle_DSTARC5+	PXle_DSTARC5-	GND	PXI_STAR14	PXI_STAR15	GND	PXle_DSTARA13+	PXle_DSTARA13-	GND	
6	PXle_DSTARB5+	PXle_DSTARB5-	GND	PXle_DSTARB16+	PXle_DSTARB16-	GND	PXle_DSTARB13+	PXle_DSTARB13-	GND	
7	PXle_DSTARA5+	PXle_DSTARA5-	GND	PXle_DSTARA7+	PXle_DSTARA7-	GND	PXle_DSTARC14+	PXle_DSTARC14-	GND	
8	PXle_DSTARC6+	PXle_DSTARC6-	GND	PXI_STAR16	RSV	GND	PXle_DSTARA14+	PXle_DSTARA14-	GND	
9	PXle_DSTARB6+	PXle_DSTARB6-	GND	PXle_DSTARC15+	PXle_DSTARC15-	GND	PXle_DSTARB14+	PXle_DSTARB14-	GND	
10	PXle_DSTARA6+	PXle_DSTARA6-	GND	PXle_DSTARB15+	PXle_DSTARB15-	GND	PXle_DSTARA15+	PXle_DSTARA15-	GND	

表 3-4 背板时钟槽位针脚定义

4 产品校准、保修

注意事项

在公司售出的产品包装中，用户将会找到用户光盘、质保卡、合格证和产品板卡。产品质保卡请用户务必妥善保存，当该产品出现问题需要维修时，请用户将产品质保卡同产品一起，寄回本公司，请详细填写质保卡内容，方便我们能尽快的帮您解决问题。在使用产品时，应注意不要用手去触摸产品正面的 IC 芯片，防止芯片受到静电的危害。

产品调教，简单问题处理。

- ◆ 机箱插针如出现弯、折等情况，切勿盲目开机，请咨询我方技术工程师或销售代表，调整插针或更换插座！
- ◆ 产品的标配内存、硬盘，不建议客户自行更换，特殊情况请注意插入方向！！
- ◆ 产品默认未安装系统，客户请自行硬盘格式化和系统安装；个别经销商可应客户要求代为安装系统。
- ◆ 本产品为PXIe标准主板，请客户注意机箱1槽位的背板形式，不明确时请咨询我方客户服务人员，切勿盲目用力插入，防止控制器或机箱损坏；
- ◆ 本产品的BIOS报警声音和市面销售的笔记本、台式机的报警音一致，可互相参考；
- ◆ 产品保修事宜参考产品附带的质保卡；